

Plan d'assemblage de KiCAD

Pour l'assemblage de votre circuit imprimé, nous avons besoin du plan d'assemblage, qui est sauvegardé sous forme de fichier PDF.

Veuillez noter que le plan d'assemblage sert également de modèle pour le contrôle visuel final !

Par conséquent, les composants, les noms des composants et les contours des circuits imprimés doivent être clairement visibles dans le plan d'assemblage.

L'alignement des composants polarisés est également indiqué ici (par ex. diodes, condensateurs électrolytiques, circuits intégrés, connecteurs, etc.).

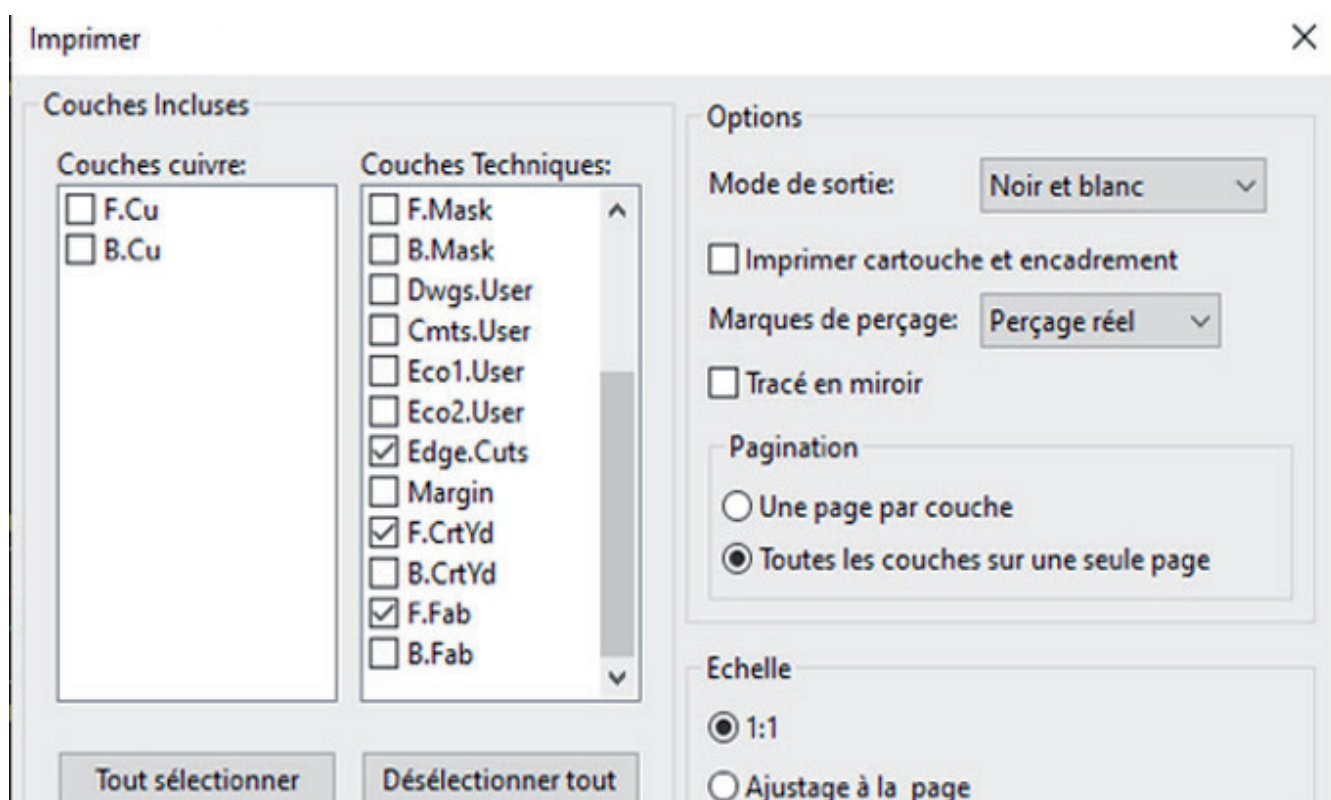
Quelles couches afficher dans KiCAD ?

Cela dépend des couches préférées de l'utilisateur.

Le contour est toujours requis (normalement sur la couche «Edge.Cuts») plus une couche contenant toutes les références et contours des composants (par exemple, F.Silks, F.Fab ou tout autre couche préférée de l'utilisateur).

Comment imprimer le plan d'assemblage au format PDF ?

Ouvrez le fichier PCB et cliquez sur « Fichier » > « Imprimer »



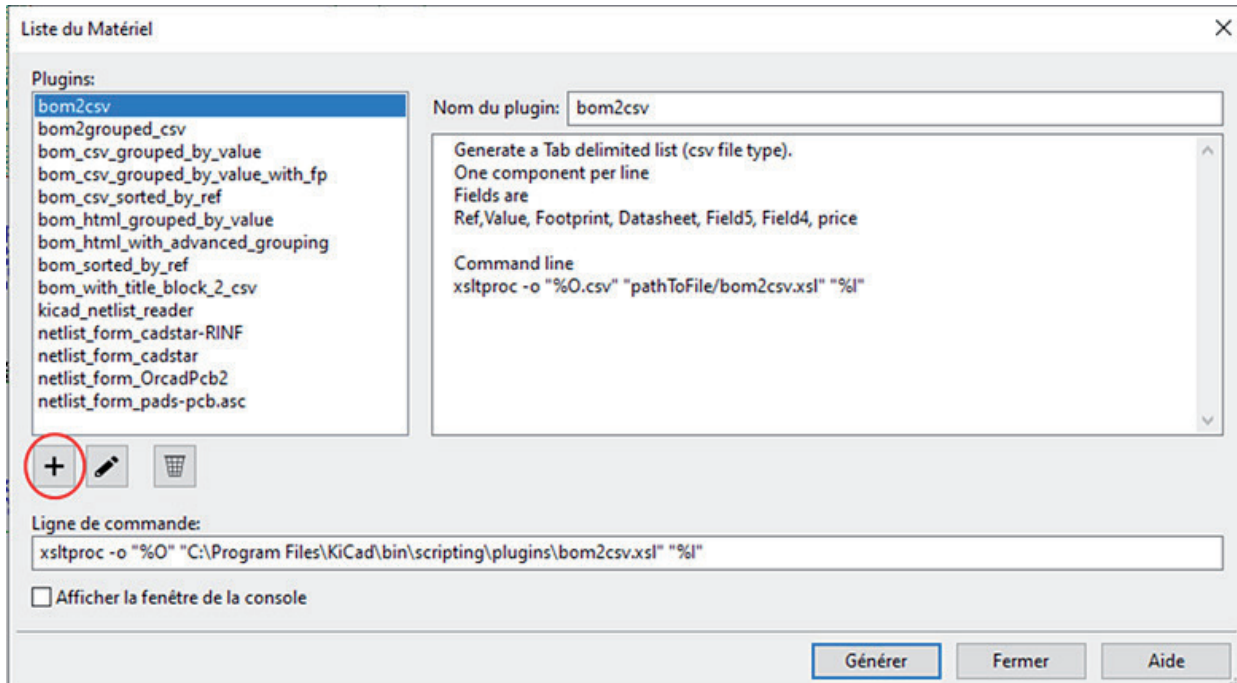
Sélectionnez les couches à inclure sur le plan, y compris «Edge.Cuts». Passez à «Ajuster à la page» et cliquez sur «Imprimer» et sélectionnez votre imprimante PDF préférée.

S'il y a un plan sur la face inférieure, sélectionnez «Imprimer en miroir». Après avoir créé le PDF, veuillez vérifier le PDF pour confirmer qu'il semble correct.

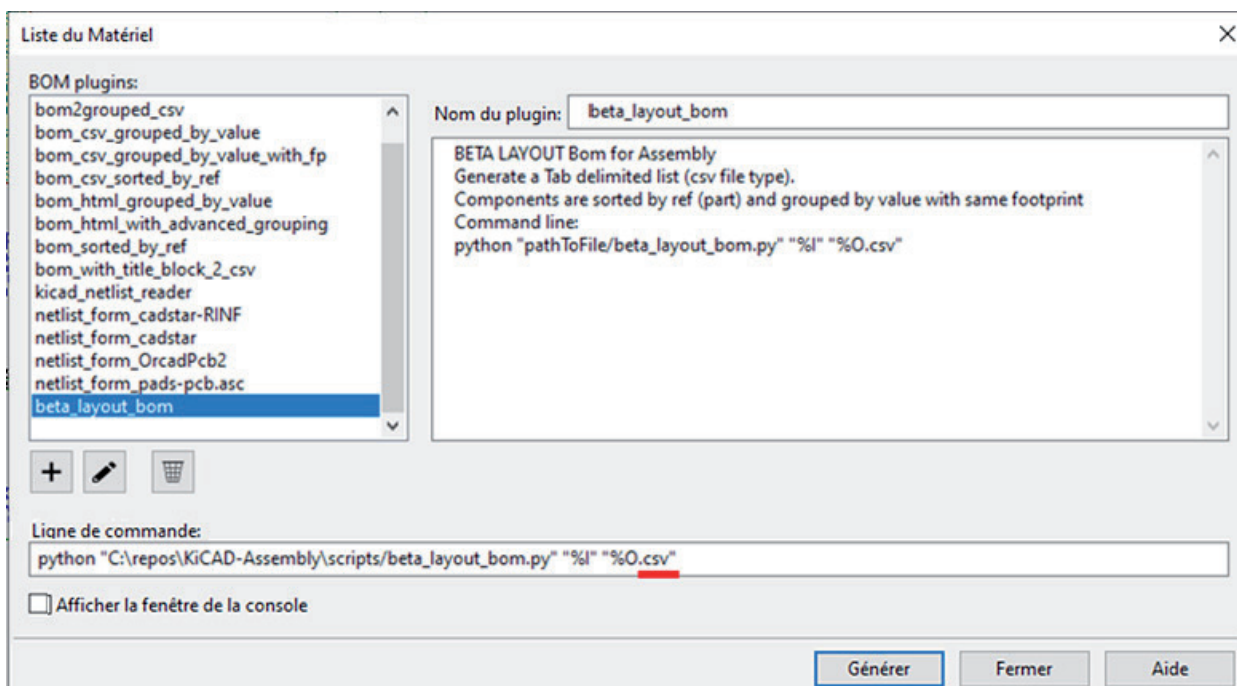
Instructions pour créer la BOM de KiCAD

Lecture de la nomenclature (BOM) à partir de votre fichier schématique KiCAD

- 1) Extraire le fichier zip « KiCAD_beta_layout_bom.zip » dans n'importe quel répertoire de votre ordinateur.
- 2) Ouvrir le fichier schématique (.sch)
- 3) Cliquer sur « Outils » -> « Générer Liste du Matériel... »
- 4) Dans la fenêtre suivante, cliquer sur « + »



- 5) Accéder aux fichiers extraits et sélectionner « beta_layout_bom.py »
- 6) Cliquer sur « OK »
- 7) Ajouter le texte « .csv » (sans espaces) juste après % O et avant la parenthèse finale pour que le le fichier de sortie ait cette extension (voir image).



8) Cliquez « Générer »

9) Fini! Votre fichier csv devrait maintenant être enregistré dans le même dossier que votre schéma.

Remplir votre BOM csv

Votre csv devrait ressembler à l'image.

KICAD BILL OF MATERIAL WITH BETA STOCK 23.04.2021 12:09:15				Description	Description2	Qty	Place_YES	Provided	Distributo	Ordernum	Remarks
Part	Value	Device	Package	Transistor P-MOSFET PNP Matched Transistor Pair	RESISTOR, 0.100W, 1%	4					
H1, H2, H3, H4,	3mm_Mounting_Hole	MountingHole-Mechanical	project_footprints:NPTH_3mm_ID			1					
J6,	40HAT	OX40HAT	Connector_PinSocket_2.54mm:PinSocket_2x20_P2.54mm_Vertical			1					
J9,	CONN_02X02	Conn_02x02_Odd_Even-Connector_Generic	Connector_PinHeader_2.54mm:PinHeader_2x02_P2.54mm_Vertical			1					
J9,	CONN_01X02	Conn_01x02-Connector_Generic	Connector_PinHeader_2.54mm:PinHeader_1x02_P2.54mm_Vertical			1					
Q1,	DMG2305UX	DMG2305UX	Package_TO_SOT_SMD:SOT-23			1					
Q2,	DMMT5401	DMMT5401	Package_TO_SOT_SMD:SOT-23-6			1					
R6, R8,	3.9K	R-Device	Resistor_SMD:R_0603_1608Metric_Pad0.84x1.00mm_HandSolder			2			Beta	804-8883	
R7, R9, R11,	DNP	R-Device	Resistor_SMD:R_0603_1608Metric_Pad0.84x1.00mm_HandSolder			3					
R23, R29,	10K	R-Device	Resistor_SMD:R_0603_1608Metric_Pad0.84x1.00mm_HandSolder		RESISTOR, 0.100W, 1%	2			Beta	804-8921	
R24,	47K	R-Device	Resistor_SMD:R_0603_1608Metric_Pad0.84x1.00mm_HandSolder		RESISTOR, 0.100W, 1%	1			Beta	804-8987	
U2,	CAT24C32	CAT24C32	Package_SOIC:SOIC-8_3.9x4.9mm_P1.27mm	12C Serial EEPROM 32Kb		1					

Si nous trouvons des suggestions Beta Stock, nous les insérerons pour vous.

Veuillez remplir les colonnes « Place_YES_NO », « Provided_by_me_YES_NO », « Distributor » et « Ordernumber » (Ordernumber = Distributors sku).